

[모듈 제조사양 표준]

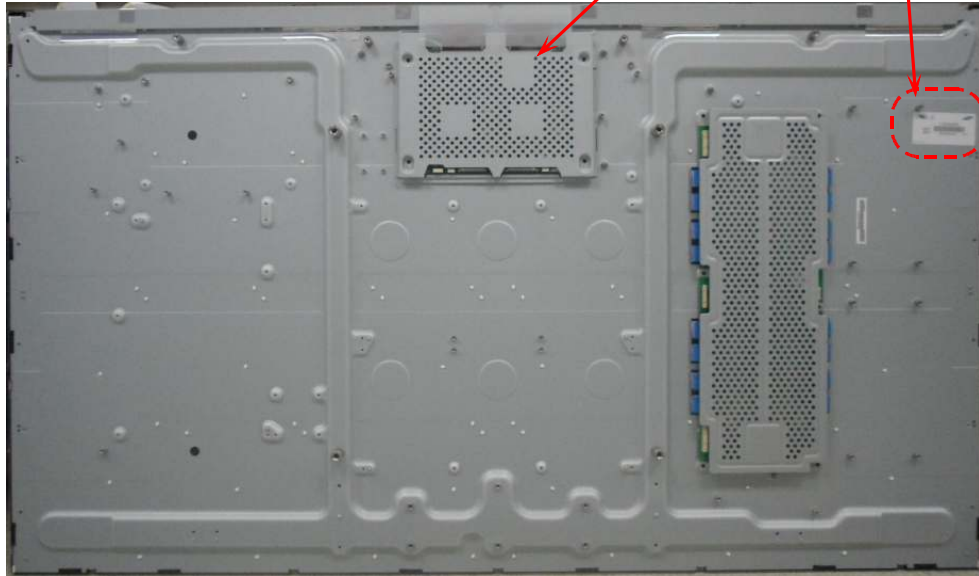
모듈 제조 사양서

양산 / 개발 / 평가

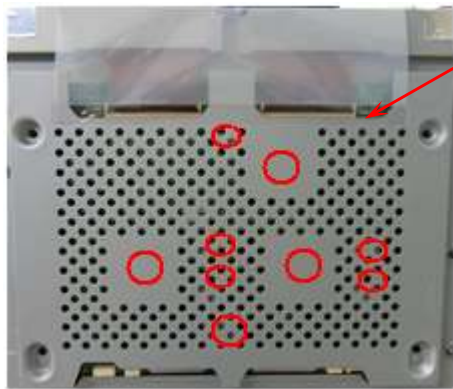
제 품 명	LTA550HQ08-T
작성일자	2010.11.19

제 목	기구 조립도 & 도면			기안부서	개발 3그룹	기안자	
배포일자	2010년 9월 16일	배포공정	ALL	적용 Model	LTA550HQ08-T		

5. 기구 조립



[thermal pad 부착 확인]



1. T/C 체결 후 Panel 후면 사양
(Source FPC, Thermal Pad, B/L Label (흰색))
T/C 체결 후 C-SHIELD CASE 에 Thermal Pad 부착 유무를 확인한다.

2. Source FPC 끝단을 Control PCB의 Source FPC Connector부에
놓고 Connector 끝단까지 밀어 넣어 체결한다.
(뒷개 끝단과 FPC 흰색 표시선이 수평을 이루게 하여 뒷개의 가운데
부분을 오른손 엄지 손가락으로 정확히 눌러 준다.)

3. FPC Cover(PET-TAPE)를 FPC 중앙 기준으로 양쪽 균형을 맞추어 부착한
다.
(FPC Cover가 들뜨지 않도록 B/L Bottom Chassis에 밀착 시킨다.)
FPC Cover는 C-PBA Cover의 각인에 맞추어 부착한다.

4. 각인에 맞추어 제품 라벨을 부착한다

제 목	Signal Pin Map			기안부서	개발 3그룹	기안자	
배포일자	2010년 9월 16일	배포공정	ALL	적용 Model	LTA550HQ08-T		

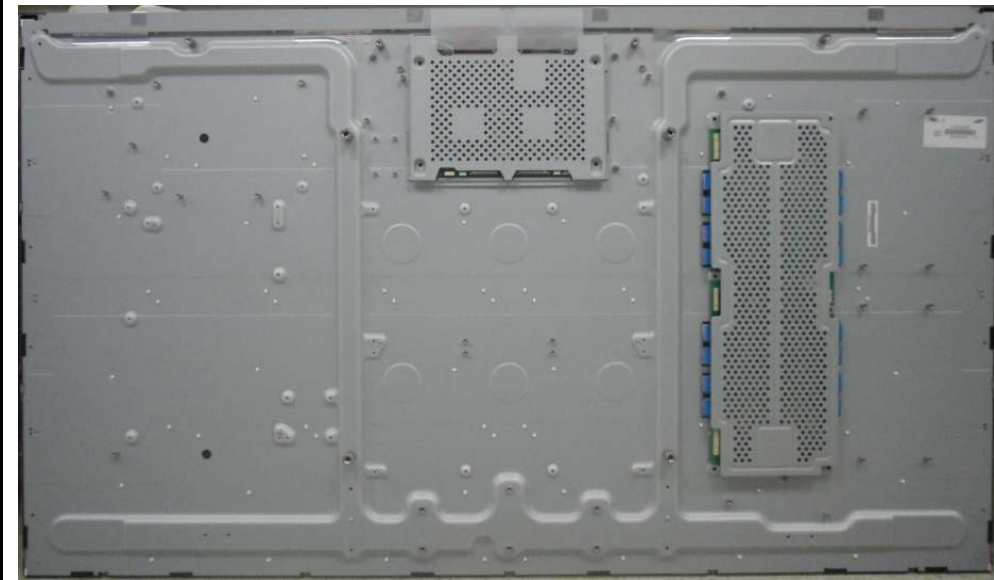
■ IT 단 82 pin 쪽 보드 연결 사양

[SIGNAL 51PIN MAP]

Pin	Symbol	Description	Pin	Symbol	Description
1	12V	DC power supply	26	Rx4[A]P	4th, 8thLVDS Signal +
2	12V	DC power supply	27	Rx4[B]N	4th, 8thLVDS Signal -
3	12V	DC power supply	28	Rx4[B]P	4th, 8thLVDS Signal +
4	12V	DC power supply	29	Rx4[C]N	4th, 8thLVDS Signal -
5	12V	DC power supply	30	Rx4[C]P	4th, 8thLVDS Signal +
6	GND	Ground	31	GND	Ground
7	GND	Ground	32	Rx4CLK-	4th, 8thLVDS Clock -
8	GND	Ground	33	Rx4CLK+	4th, 8thLVDS Clock +
9	GND	Ground	34	GND	Ground
10	Rx2[A]N	2nd, 6thLVDS Signal -	35	Rx4[D]N	4th, 8thLVDS Signal -
11	Rx2[A]P	2nd, 6thLVDS Signal +	36	Rx4[D]P	4th, 8thLVDS Signal +
12	Rx2[B]N	2nd, 6thLVDS Signal -	37	Rx4[E]N	4th, 8thLVDS Signal -
13	Rx2[B]P	2nd, 6thLVDS Signal +	38	Rx4[E]P	4th, 8thLVDS Signal +
14	Rx2[C]N	2nd, 6thLVDS Signal -	39	GND	Ground
15	Rx2[C]P	2nd, 6thLVDS Signal +	40	SCL	I2C SCL
16	GND	Ground	41	SDA	I2C SDA
17	Rx2CLK-	2nd, 6thLVDS Clock -	42	3D_Enable	2D/3D selection Input
18	Rx2CLK+	2nd, 6thLVDS Clock +	43	B-INT	Bus release
19	GND	Ground	44	ACC SEL	ACC On/Off
20	Rx2[D]N	2nd, 6thLVDS Signal -	45	LVDS SEL	JEIDA/Normal
21	Rx2[D]P	2nd, 6thLVDS Signal +	46	DCC SEL	DCC ON/OFF
22	Rx2[E]N	2nd, 6thLVDS Signal -	47	LUT SEL 0	DCC Look-up Table Select
23	Rx2[E]P	2nd, 6thLVDS Signal +	48	LUT SEL 1	
24	GND	Ground	49	LUT SEL 2	
25	Rx4[A]N	4th, 8thLVDS Signal -	50	SEL0	SEC Internal Use Only
			51	SEL1	

제 목	Signal Pin Map			기안부서	개발 3그룹	기안자	
배포일자	2010년 9월 16일	배포공정	ALL	적용 Model	LTA550HQ08-T		

[설비 SETTING 참조사항]

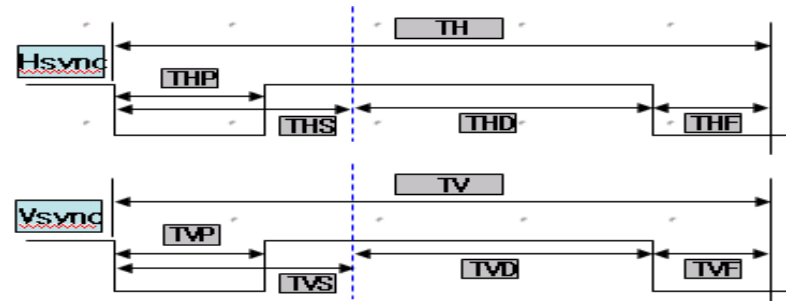


1. Converter Input & Output pin Configuration

CN001 CONNECTOR : S14B-PHA-SM-TB(JST)

PIN NO.	SYMBOL	REMARK
1,2,3,4,5	Vin	DC Input Power
6,7,8,9,10	GND	GND
11	ERROR_OUT	Error Detection
12	ENA	CCFL Drive Signal (Active HIGH)
13	DIM	Dimming Signal
14	N.C	No Connection

ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	VDD	10.8	12	13.2	V	(1)
Interface Type	AiPi+	Tcon 내장형				
Power Consumption	(a) Black	-	TBD	TBD	mA	(2),(3)
	(b) White	-	TBD	TBD	mA	
	(c) N-pattern	-	TBD	TBD	mA	
Vsync Frequency	fV	59.5	60	60.5	Hz	
Hsync Frequency	fH	-	67.5	-	kHz	
Main Frequency	fDCLK	-	148.5	-	MHz	
Rush Current	IRUSH	-	-	7	A	(4)

제 목		제품설비 구동사양			기안부서	개발 3그룹	기안자		
배포일자		2010년 9월 16일	배포공정	ALL	적용 Model	LTA550HQ08-T			
NO.	PMS Variable	대분류	입력 값	입력 조건 값	NO.	PMS Variable	대분류	입력 값	입력 조건 값
1	PRODUCT_GROUP	제품 모델명	LTA550HQ08-T01	Text 0~20Byte	15	THD	구동 TIMMING	960	DUAL/QUAD 의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조
2	VDD_VOLT	C-PBA 구동전압사양	12	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	16	THP		72	
3	VBL_VOLT	컨버터 구동전압사양	24	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	17	THS		68	
4	ADIM_VOLT	A-DIMMING 사양	3.3	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	18	TH	HORIZONTAL	1100	
5	PWN_DUTY	PWM DIMMING 사양	-	입력 값 ; 0~100% (인버터 타입의 필요시만 입력)	19	TVD	VERTICAL	1080	입력 값 ; 1 ~ 4095 (소수점 사용 없음)
6	IP_SELECT	발란스보드 사양	-	역위상-단측 = RP1 역위상-양측 = RP2 동위상-단측 = EP1 동위상-양측 = EP2 하나로 TV = HANARO	20	TVP		15	
7	LAMP_COUNT	LAMP 개수	W-LED	입력 값 ; 1 ~ 100	21	TVS		30	
8	LAMP_CURRENT	LAMP CURRENT	-	입력 값 ; 0 ~ 100 (소수점 이하 한자리 적용)	22	TV		1125	
TOTAL_CURRENT			-	(소수점 이하 한자리 적용)					
9	DOT_CLOCK	DOT CLOCK(Mhz) 사양	148.5	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조	■ 기존 작업사양서 대비 TIMING 입력값이 상이하니 상기 FORMAT에 대해서는 입력값 그대로 설비 SETTING할것				
10	FLICKER_TYPE	FLICKER 조절 방식	I2C-DVR (NORMAL)	Pulse-DVR / I2C-DVR(NORMAL) / Genie-Lite / McFi	23	BIT	DATA BIT 사양	8	8 / 10 / 12
11	SHAKE_SYNC	동기화 방식	V	미입력 = 사용안함 Hsync만 동기 필요시 : H Vsync만 동기 필요시 : V Hsync + Vsync 모두 필요시 : HV	24	BIST	BIST CONTROL 유.무	N	N / Y
12	FLICKER_PAT	FLICKER TEST PATTERN	1*1	1*1 / 2*1 / 2*2	25	LCD_TYPE	구동방식 사양	DUAL	SINGLE DUAL QUAD = DUAL 입력, QUAL 출력 모델
13	RESOLUTION	해상도	1920*1080		26	POL_TYPE	POL 사양	4G GLARE	ANTI GLARE / GLARE
14	HVS	HVS 사용 유.무	N	N / Y	27	CUSTOMER	CUSTOMER	TOSHIBA	Text 0~20Byte

제 목	완제품 포장사양			기안부서	개발 2팀	기안자	
배포일자	2010년 9월 16일	배포공정	ALL	적용 Model	LTA550HQ08-T		

항 목	중 량	비 고
TFT-LCD MODULE	19.2 kg/pcs	실리카겔 제품당 4개입 (10g X 4)
BOX	236 kg/box (포장포함)	11 modules/box

Packing
-Pallet
box

Cushion-
Foam

LCD Module

Cushion-
Foam
Pallet-Plastic

→ Direction be able to open it

▶ Packing Pallet Box
(55"공용) LJ69-00866A

▶ Cushion-Foam
(55"D-LED) LJ69-02947A

▶ Module (11 EA)
in Bag-Shielding
(55"공용) 6902-001222/6902-001291
with Silica Gel 4ea/1Module
→ Module배면에 투입

▶ Pallet-Plastic
(55"공용) LJ69-01393A